

Sistemas Lógicos 2017/18 - MiEI

[Página principal](#) ▶ [DEE Dep Engenharia Electrotécnica](#) ▶ [SL-1718-MiEI](#) ▶ [Avaliação sumativa](#) ▶ [Avaliação sumativa - 3º momento](#)

NAVEGAÇÃO DO TESTE



[Mostrar todas as perguntas numa página](#)

[Terminar revisão](#)

Iniciado em	Friday, 10 November 2017, 21:38
Estado	Terminada
Completo em	Friday, 10 November 2017, 21:51
Tempo gasto	13 minutos 2 segundos
Nota	3,00/3,00
Nota	10,00 num máximo de 10,00 (100%)

Pergunta 1

Respondida

Nota: 1,00 em 1,00

Considere que objectivo de realizar um comparador de dois números, X e Y, com um bit cada um. O comparador possui saídas EQ (quando $X=Y$), LT (quando $X<Y$) e GT (quando $X>Y$). Identifique qual das respostas abaixo é a correta.

Selecione uma opção de resposta:

- ☐ a. nenhuma das restantes.
- ☐ b. $EQ=\sum(0,1,1,0)$; $GT=\sum(0,0,1,1)$; $LT=GT+EQ$
- ☒ c. $GT=\sum(0,0,1,0)$; $LT=\sum(0,1,0,0)$; $EQ=/(LT+GT)$
- ☐ d. $EQ=\sum(0,1,1,0)$; $LT=\sum(0,1,0,0)$; $GT=/(LT.EQ)$
- ☐ e. $LT=\sum(0,1,0,0)$; $EQ=\sum(0,1,1,0)$; $GT=/(LT.EQ)$

Sistemas Lógicos 2017/18 - MiEI

[Página principal](#) ▶ [DEE Dep Engenharia Electrotécnica](#) ▶ [SL-1718-MiEI](#) ▶ [Avaliação sumativa](#) ▶ [Avaliação sumativa - 3º momento](#)

NAVEGAÇÃO DO TESTE



[Mostrar todas as perguntas numa página](#)

[Terminar revisão](#)

Pergunta 2

Respondida

Nota: 1,00 em 1,00

Considere o objectivo de realização de um circuito somador de dois números de três bits $X:X_2X_1X_0$ e $Y:Y_2Y_1Y_0$, i.e. sem Transporte de Entrada. Identifique qual das respostas abaixo está correta.

Selecione uma opção de resposta:

- ☐ a. . Necessário pelo menos quatro circuitos somadores completos interligados em cascada (Transporte de Saída do primeiro com Transporte de Entrada do segundo).
- ☐ b. Necessário exatamente três circuitos semi-somadores interligados em cascada (Transporte de Saída do primeiro com Transporte de Entrada do segundo).
- ☒ c. Necessário um circuito semi-somador e dois circuitos do tipo somador completo interligados em cascada (Transporte de Saída do primeiro com Transporte de Entrada do segundo).
- ☐ d. Necessário exatamente três circuitos somadores completos interligados em cascada (Transporte de Saída do primeiro com Transporte de Entrada do segundo) e mais alguma lógica adicional
- ☐ e. nenhuma das restantes.

Sistemas Lógicos 2017/18 - MiEI

[Página principal](#) ▶ [DEE Dep Engenharia Electrotécnica](#) ▶ [SL-1718-MiEI](#) ▶ [Avaliação sumativa](#) ▶ [Avaliação sumativa - 3º momento](#)

NAVEGAÇÃO DO TESTE



[Mostrar todas as perguntas numa página](#)

[Terminar revisão](#)

Pergunta 3

Respondida

Nota: 1,00 em 1,00

Considere a representação de números em complemento-para-1 com três bits na representação. Identifique qual das respostas abaixo é a correta.

Selecione uma opção de resposta:

- ☐ a. É permitida a representação de números decimais entre -4 a +4, inclusive.
- ☒ b. É permitida a representação de números decimais entre -3 a +3, inclusive
- ☐ c. É permitida a representação de números decimais entre -4 a +3, inclusive.
- ☐ d. É permitida a representação de números decimais entre -3 a +4, inclusive.
- ☐ e. nenhuma das restantes.